

Министерство образования Российской Федерации
Пензенский государственный университет
Кафедра «Вычислительная техника»

ПОЯСНИТЕЛЬНАЯ ЗАПИСКА

к курсовому проекту
по дисциплине «ЭВМ и ПУ»
на тему «Процессор универсальной ЭВМ»

ОЖН
21.12.17
[подпись]

выполнил:

[подпись] студент группы 15ВВ1
Шеянов Н.Н.

принял:

к.т.н., доцент
Кучин Алексей Викторович

ПЕНЗЕНСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ

Кафедра Факультет военинженерной техники
военинженерной техники

«УТВЕРЖДАЮ»

Зав. кафедрой ВТ профессор Д.В. Мусатов

« » 20 г.

ЗАДАНИЕ

на курсовое проектирование по курсу

ЭВМ и ПЧ
Студенту Шенюв Николай Николаевич Группа 15ВВ1
Тема проекта Процессор универсальной ЭВМ (вариант 16)

Исходные данные (технические требования) на проектирование

разработать микропрограмму команд в универсальном
процессоре. Система команд - RDP-н.
Разрядность данных и команд 16.
Разрядность адреса 16.
Команды: stop, com, br, sob, clv, wait
Разрядность способа адресации: 2, 6, 1, 3
Базовая аппаратура - 16 разрядная на БИС серии К1804

Объем работы по курсу

1. Расчетная часть

- Анализ структуры процессора и основных блоков
- Анализ форматов заголовка кадра
- Анализ алгоритмов выполнения заголовка кадра
- Разработка микропрограмм логики
- Протестирование программы
- Расчет опусканий процессора для заголовка кадра

2. Графическая часть

- Схема алгоритмов работы процессора для вых кадра
- Разработка микропрограмм логики

3. Экспериментальная часть

- Проверка микропрограмм на кросс-машине

Срок выполнения проекта по разделам

1.	Согласно графику	К
2.		К
3.		К
4.		К
5.		К
6.		К
7.		К
8.		К

Дата выдачи задания « 8 » сентября 20 17 г.

Дата защиты задания « 20 » декабря 20 17 г.

Руководитель Кучин А.В.

Задание получил « 8 » сентября 20 17 г.

Студент Шенков А.Н.

Содержание

Список используемых сокращений	2
Введение	3
1 Форматы команд и данных разрабатываемого процессора	4
1.1 Форматы команд	4
1.1 Форматы данных	5
2 Структура базовой микроЭВМ	6
2.1. Функциональная схема БОД	6
3 Описание алгоритма работы процессора при выполнении заданных команд...	8
4 Листинг микропрограммы	13
5 Протокол отладки	17
Заключение	29

					ПГУЗ.230101.318.001 ПЗ		
Изм.	Лист	№ докум	Подпись	Дата	Процессор универсальной ЭВМ Пояснительная записка		
Разраб		Шеянов Н.Н.	<i>Шеянов</i>				
Пров		Кучин А.В.					
Н. Контр.							
Утв							
					Литера	Лист	Листов
						1	29
					ФВТ, гр. 15ВВ1		