

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ
ПЕНЗЕНСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ

Кафедра «Вычислительная техника»

Курсовая работа
по дисциплине «Методы моделирования цифровых устройств» на тему
«Моделирование микропроцессорного управляющего устройства»

Выполнил: студент гр.20В02

С.В. Буренков Буренков С.В.

Руководитель: д.т.н., профессор каф. ВТ

С.А. Зинкин Зинкин С.А.

Работа защищена с оценкой ОТЛ 12.12.22

Дата защиты _____

2022

ПЕНЗЕНСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
Факультет Вычислительной техники

Кафедра "Вычислительная техника"

"УТВЕРЖДАЮ"

 Зав. кафедрой ВТ
М.А. Митрохин

«14» сентября 2022 г.

ЗАДАНИЕ

на курсовую работу по дисциплине

Методы моделирования цифровых устройств

Студенту Буринкову С.В. Группа 20В02.1

Тема проекта: Моделирование микропроцессорного управляющего
устройства. Вариант № 5

Исходные данные (технические требования) на проектирование:

Промоделировать работу микропроцессорного управляющего устройства, реализующего логические функции и управляющий микропрограммный автомат. Ввод и вывод управляющих сигналов задавать при помощи регистров. Языки моделирования и программирования: С, С++, ассемблер MCS51.

Объем работы по курсу:

1. Расчетная часть

- 1) Введение и постановка задачи.
- 2) Описание моделирующей среды.
- 3) Разработка алгоритма.
- 4) Разработка программы.
- 5) Руководство оператора.
- 6) Контрольный просчет.

Приложение А – алгоритмы.
Приложение Б – (рекомендуется листинги программ на языках C++ и на ассемблере микроконтроллера MCS51 разместить прямо в основном тексте).

Пример содержания пояснительной записки

Введение (описание микроконтроллера, схема, команды).

1. Моделирование комбинационной схемы на языке C (реализация функции алгебры логики на C).

2. Моделирование сложной комбинационной схемы на языке C (реализация функции алгебры логики, заданной СДНФ).

3. Моделирование минимизированной сложной комбинационной схемы на языке C (реализация функции алгебры логики, заданной минимальной ДНФ).

4. Моделирование управляющего алгоритма (граф-схемы алгоритма, ГСА) на языке C.

5. Записать логическую схему алгоритма (ЛСА).

5. Построить графы переходов частичных автоматов Мили и Мура по ГСА.

5. Моделирование комбинационной схемы на языке Ассемблера микроконтроллера MCS51 (реализация функции алгебры логики на языке Ассемблера микроконтроллера MCS51).

6. Моделирование сложной комбинационной схемы на языке Ассемблера микроконтроллера MCS51 (реализация функции алгебры логики, заданной СДНФ на языке Ассемблера для микроконтроллера MCS51).

7. Моделирование минимизированной сложной комбинационной схемы на языке Ассемблера для микроконтроллера MCS51 (реализация функции алгебры логики, заданной минимальной ДНФ на языке Ассемблера для микроконтроллера MCS51).

8. Моделирование управляющего алгоритма на языке Ассемблера для микроконтроллера MCS51.

Заключение.

Графическая часть:

Алгоритмы моделирования

2. Экспериментальная часть

Результаты отладки алгоритма программы с использованием электронного симулятора EdSim51.

Срок завершения выполнения работы по разделам

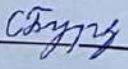
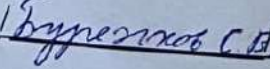
В соответствии с графиком защит работ на неделе, предшествующей зачетной сессии.

Дата выдачи задания "14" сентября 2022 г.

Дата защиты проекта: по графику

Руководитель  /Зинкин С.А./

Задание получил "14" сентября 2022 г.

Студент  
подпись

Пояснительная
приложение.

Цель работы -
устройства, реал
микропрограммный
помощи регистров.

В результа
микропроцессорно
функции и управ
MCS51.

Изм.	Лист	№
Разраб.	Бурен	
Провер.	Зинки	
Н. Контр.		
Утверд.		

Реферат

Пояснительная записка состоит из 29 листов, 16 рисунков, 2 таблицы и 1 приложение.

Цель работы – моделирование работы микропроцессорного управляющего устройства, реализующего логические функции и управляющий микропрограммный автомат. Ввод и вывод управляющих сигналов задавать при помощи регистров.

В результате проделанной работы была выполнена модель микропроцессорного управляющего устройства, реализующего логические функции и управляющий алгоритм с использованием языка C++ и ассемблера MCS51.

Изм.	Лист	№ докум.	Подпись	Дата	<div>Моделирование микропроцессорного управляющего устройства</div> <div>Лит. Лист Листов</div> <div> 4 27</div> <div>гр.20BO2</div>		
Разраб.	Буренков С.В.	С.Буренков					
Провер.	Зинкин С.А.						
Н. Контр.							
Утверд.							

Содержание

Введение.....	6
1 Постановка и реализация задачи.....	7
1.1 Моделирование комбинационных схем на ПЭВМ.....	7
1.2 Моделирование сложных комбинационных схем на ПЭВМ.....	9
1.3 Моделирование и реализация на языке C/C++ управляющей программы, заданной граф-схемой алгоритма (ГСА).....	14
1.4 Использование побитовых операций на микроконтроллере MCS-51.....	17
1.5 Моделирование функции заданной СДНФ на микроконтроллере MCS-51	19
1.6 Моделирование управляющего алгоритма на языке ассемблера для микроконтроллера MCS-51	20
2 Описание моделирующей среды	22
Приложение А.....	26

