

РОССИЙСКАЯ ФЕДЕРАЦИЯ

(19) **RU** (11) **2 688 097** (13) **C1**ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ

(51) МПК

[G05B 19/04 \(2006.01\)](#)[G05B 19/048 \(2006.01\)](#)

(52) СПК

[G05B 19/04 \(2018.08\)](#)[G05B 19/048 \(2018.08\)](#)(12) **ОПИСАНИЕ ИЗОБРЕТЕНИЯ К ПАТЕНТУ**

Статус: действует (последнее изменение статуса: 27.05.2019)

(21)(22) Заявка: [2017147077](#), 30.12.2017(24) Дата начала отсчета срока действия патента:
30.12.2017Дата регистрации:
17.05.2019

Приоритет(ы):

(22) Дата подачи заявки: 30.12.2017

(45) Опубликовано: [17.05.2019](#) Бюл. № [14](#)(56) Список документов, цитированных в отчете о
поиске: US 2014265983 A1, 18.09.2014. US
2013282150 A1, 24.10.2013. US 2016076664
A1, 17.03.2016. EP 2211244 A2, 28.07.2010.
RU 171436 U1, 31.05.2017.

Адрес для переписки:

440026, Пензенская обл., г. Пенза, ул.
Красная, 40, ФГБОУ ВО "ПГУ", Гулякову
А.Д.

(72) Автор(ы):

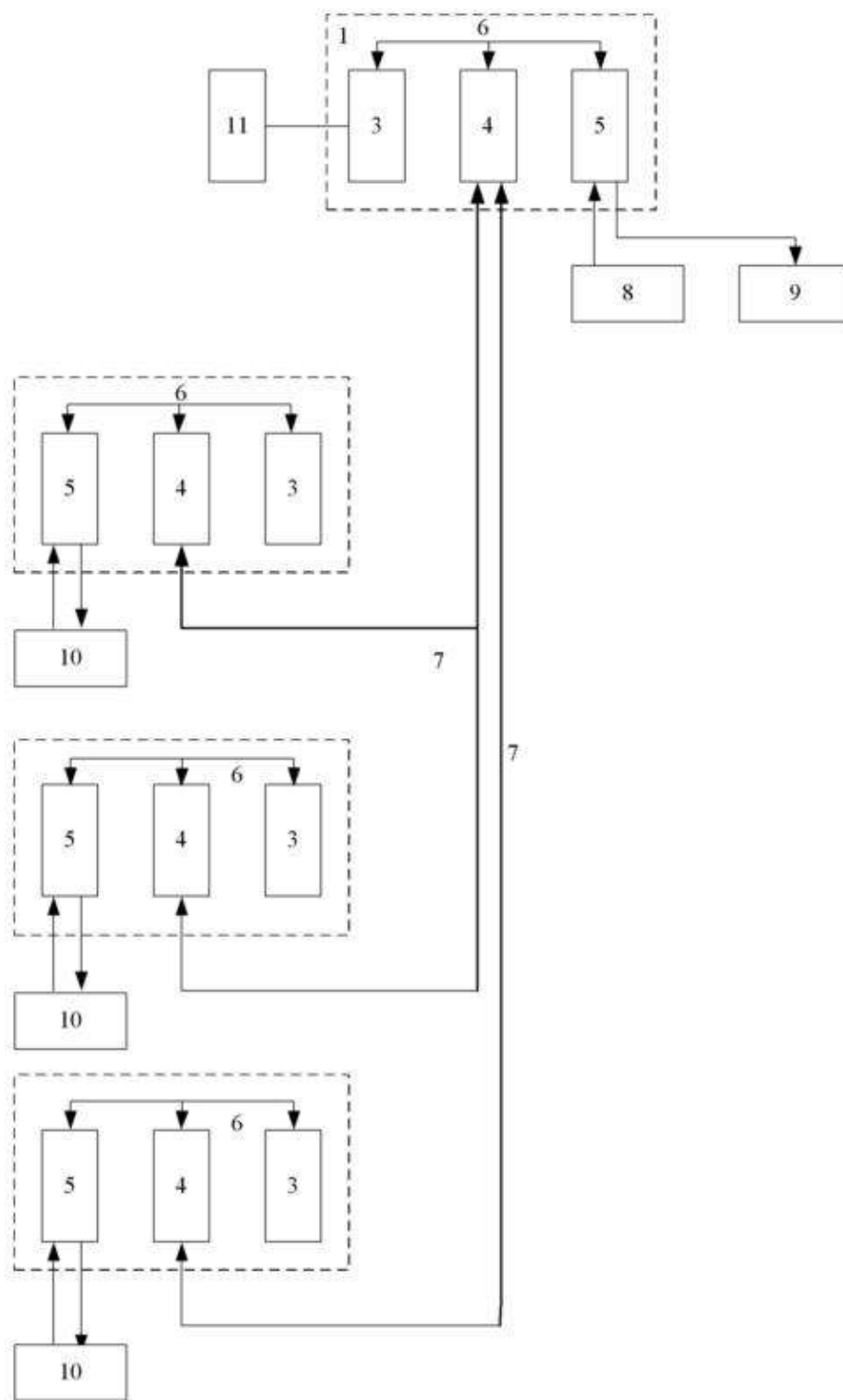
Синев Михаил Петрович (RU),
Кутузов Владимир Владимирович (RU),
Коннов Николай Николаевич (RU),
Трокоз Дмитрий Анатольевич (RU),
Тархов Кирилл Юрьевич (RU),
Мартяшин Георгий Викторович (RU),
Чечель Павел Константинович (RU),
Пашенко Дмитрий Владимирович (RU)

(73) Патентообладатель(и):

Федеральное государственное бюджетное
образовательное учреждение высшего
образования " [Пензенский](#)
государственный университет" (RU)(54) **СПОСОБ ФУНКЦИОНИРОВАНИЯ ТЕРРИТОРИАЛЬНО-РАСПРЕДЕЛЕННОЙ СИСТЕМЫ
УПРАВЛЕНИЯ**

(57) Реферат:

Изобретение относится к автоматизированным системам управления. Способ функционирования территориально-распределенной системы управления, состоящей из однотипных программируемых логических контроллеров, объединенных последовательными каналами связи, включает операции опроса датчиков и формирование управляющих воздействий в исполнительные механизмы, прием команд и отображение состояния объекта управления. Операции общего алгоритма управления распределены между центральным и периферийным контроллером. Каждый периферийный контроллер хранит в своей памяти данные о текущих значениях только тех датчиков и исполнительных механизмов, которые связаны с реализуемой им частью алгоритма. Данные в памяти о состоянии подключенного оборудования каждый периферийный контроллер формирует самостоятельно. Повышается надежность системы управления. 2 з.п. ф-лы, 3 ил.



Фиг. 1